

KIX0154-US

PATENT

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re the Application of:

YOSHITAKA HORIE

Serial No. New Application

ATTN. APPLICATION BRANCH

Filed: JULY 31, 2001

For: METHOD OF MAKING WIRELESS
SEMICONDUCTOR DEVICE, AND
LEADFRAME USED THEREFOR

Assistant Commissioner of Patents
Washington, D.C. 20231

31036 U.S. PTO
09/917945
07/31/01

S. Foreman
10-23-01

CLAIM TO PRIORITY UNDER 35 U.S.C. § 119

Sir:

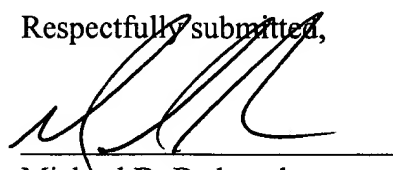
The benefit of the filing date of the following prior applications filed in the
following foreign country is hereby requested and the right of the priority provided under 35
U.S.C. § 119 is hereby claimed:

Japanese Patent Appln. No. 2000-230971 filed July 31, 2000
Japanese Patent Appln. No. 2001-073569 filed March 15, 2001

In support of this claim, filed herewith are certified copies of said foreign
applications.

Respectfully submitted,

By:



Michael D. Bednarek
Reg. No. 32,329

Date: **July 31, 2001**
SHAW PITTMAN
1650 Tysons Boulevard
McLean, VA 22102
(703) 770-7606

日 本 国 特 許 庁
JAPAN PATENT OFFICE

J1036 U.S. PTO
09/917945
07/31/01

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2000年 7月31日

出 願 番 号

Application Number:

特願2000-230971

出 願 人

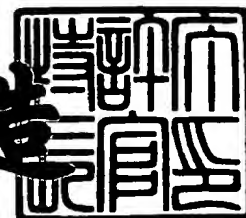
Applicant(s):

ローム株式会社

2001年 7月 2日

特 許 庁 長 官
Commissioner,
Japan Patent Office

及 川 耕 造



出証番号 出証特2001-3061971

【書類名】 特許願

【整理番号】 PR000295

【提出日】 平成12年 7月31日

【あて先】 特許庁長官殿

【国際特許分類】 H01N 21/00

【発明の名称】 リードフレーム、半導体装置の製造方法および半導体装置

【請求項の数】 6

【発明者】

 【住所又は居所】 京都市右京区西院溝崎町 2 1 番地 ローム株式会社内

 【氏名】 堀江 佳孝

【特許出願人】

 【識別番号】 000116024

 【氏名又は名称】 ローム株式会社

【代理人】

 【識別番号】 100086380

 【弁理士】

 【氏名又は名称】 吉田 稔

 【連絡先】 0 6 - 6 7 6 4 - 6 6 6 4

【選任した代理人】

 【識別番号】 100103078

 【弁理士】

 【氏名又は名称】 田中 達也

【選任した代理人】

 【識別番号】 100105832

 【弁理士】

 【氏名又は名称】 福元 義和

【手数料の表示】

 【予納台帳番号】 024198

特 2 0 0 0 - 2 3 0 9 7 1

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9719297

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 リードフレーム、半導体装置の製造方法および半導体装置

【特許請求の範囲】

【請求項 1】 ダイパッド部および第 1 リード部を有する第 1 領域と、この第 1 領域に並設され、かつ互いに平行に延びる一対のコモンバー部のそれぞれから、他方のコモンバー部に向けて延びる複数の第 2 リード部を有する第 2 領域と、を備え、上記第 1 領域および上記第 2 領域のうちの一方の領域が他方の領域を覆う位置にまで回動可能とされていることを特徴とする、リードフレーム。

【請求項 2】 上記第 1 リード部および上記第 2 リード部は、同一または略同一方向に延びている、請求項 1 に記載のリードフレーム。

【請求項 3】 上記第 1 リード部は、回動軸に対して平行に延び、
上記一対のコモンバー部は、上記回動軸に対して直交状に延びるとともに、上記各第 2 リード部は、上記各コモンバー部に対して垂直または略垂直に延びている、請求項 2 に記載のリードフレーム。

【請求項 4】 請求項 1 ないし 3 のいずれかに記載したリードフレームを用いた半導体装置の製造方法であって、

上記ダイパッド部に対して半導体チップを搭載する工程と、

上記第 1 領域および上記第 2 領域のうちの一方の領域を回動させて他方の領域の直上に位置させ、上記複数の第 2 リード部のうちの少なくとも一部の第 2 リード部を上記半導体チップの上面に設けられた電極と接続する工程と、

を含むことを特徴とする、半導体装置の製造方法。

【請求項 5】 上記複数の第 2 リード部は、上記電極の数よりも多く設けられているとともに、上記電極と接続されない不要な第 2 リード部を除去する工程をさらに含んでいる、請求項 4 に記載の半導体装置の製造方法。

【請求項 6】 請求項 4 または 5 に記載した製造方法により得られることを特徴とする、半導体装置。

【発明の詳細な説明】

【 0 0 0 1 】

【発明の属する技術分野】

本願発明は、半導体チップとリード端子の接続にワイヤを用いないワイヤレス構造を有する半導体装置に関連する技術に関する。

【 0 0 0 2 】

【従来の技術】

半導体装置としては、たとえば図 8 に示したように面実装用として構成されたリード型のものがある。この図に示した半導体装置 8 は、たとえばトランジスタとして使用される 3 端子型のものである。この半導体装置 8 は、半導体チップ 8 0 を実装したダイパッド部 8 1 a を有する第 1 リード端子 8 1 と、半導体チップ 8 0 の上面 8 0 a に設けられた電極部（図示略）とワイヤ W を介して電氣的に接続される 2 つの第 2 リード端子 8 2 とをそれぞれ有している。そして、半導体チップ 8 0、ワイヤ W などが樹脂パッケージ 8 3 封止されているとともに、各リード端子 8 1、8 2 における樹脂パッケージ 8 3 から延出する部分が外部接続用電極 8 1 a、8 2 a とされている。このような半導体装置 8 においては、各リード端子 8 1、8 2 が略同一平面上に離散して設けられているため、半導体装置 8 の小型化が困難である。

【 0 0 0 3 】

そのため、図 9 に示したようにワイヤを用いずに半導体チップ 9 0 の上下面のそれぞれにおいて各リード端子 9 1、9 2 を接続して各リード端子 9 1、9 2 を立体的に配置することにより半導体装置 9 の小型化を図る方法もある。

【 0 0 0 4 】

このような半導体装置 9 は、たとえば図 1 0 に示したようなリードフレーム 9 4 から製造される。このリードフレーム 9 4 は、ダイパッド部 9 1 a' および第 1 リード部 9 1 b' を有するとともに、第 1 リード部 9 1 b' を介してサイドフレーム部 9 5 と繋がれた第 1 領域 9 6 と、第 2 リード部 9 2' が設けられ、かつ図 1 0 に一点鎖線で示した回動軸 C を中心として回動可能とされた第 2 領域 9 7 と、を有している。第 2 リード部 9 2' は、回動中心となる軸フレーム部 9 8 から、各第 1 リード部 9 1 b' と同一方向に延出している。

【 0 0 0 5 】

このリードフレーム 9 4 では、各ダイパッド部 9 1 a' に半導体チップ 9 0 を

搭載した後に、第2領域97を回転軸Cを中心として約180度回転させることにより図11に示したように各第2リード部92'の端部が半導体チップ90の電極（図示略）と接続される。そして、図11に仮想線Pで示した領域に樹脂パッケージ93を形成した後に各リード部91b'、92'のカットおよびフォーミングを施すことにより図9に示したような形態を有する半導体装置9が製造される。

【0006】

【発明が解決しようとする課題】

しかしながら、図10に示したリードフレーム94では、第2領域97を回転させる前の状態においては、第1リード部91b'と第2リード部92'とが互いに同一方向に延びていたから、第2領域97の回転後は、半導体チップ90からは、第1リード部91b'と第2リード部92'とが互いに反対方向に延出することとなる。このため、図1に示した第2リード端子4A、4Bのうちの一部の第2リード端子4Aが第1リード部端子3の第1リード部31と同一方向に延出するような形態を有する半導体装置1を製造することはできない。

【0007】

したがって、上記リードフレーム94では、製造できる半導体装置9のリード構成に制約が生じる。これにともない、半導体装置9の小型化が阻害されるばかりか、当該半導体装置9を実装する回路基板のパッドのレイアウトや配線の引回しも制約されるため、回路基板の小型化も阻害される。また、リード構成が制約されるということは、第2リード部92'と接続される半導体チップ90の上面における電極配置の制約も大きくなるため、採用できる半導体チップ90の種類も限定されてしまう。

【0008】

本願発明は、上記した事情のもとで考え出されたものであって、電極配置の異なる種々の半導体チップを同一のリードフレームにそれぞれ適用して半導体装置を製造でき、しかも半導体装置およびこれが実装される回路基板の小型化を達成できるようにすることをその課題とする。

【0009】

【発明の開示】

上記の課題を解決するため、本願発明では、次の技術的手段を講じている。

【0010】

すなわち、本願発明の第1の側面により提供されるリードフレームは、ダイパッド部および第1リード部を有する第1領域と、この第1領域に並設され、かつ互いに平行に延びる一対のコモンバー部のそれぞれから、他方のコモンバー部に向けて延びる複数の第2リード部を有する第2領域と、を備え、上記第1領域および上記第2領域のうち一方の領域が他方の領域を覆う位置にまで回動可能とされていることを特徴としている。

【0011】

好ましい実施の形態においては、上記第1リード部および上記第2リード部は、同一または略同一方向に延びている。

【0012】

好ましい実施の形態においては、上記第1リード部は、回動軸に対して平行に延び、上記一対のコモンバー部は、上記回動軸に対して直交状に延びるとともに、上記各第2リード部は、各コモンバー部に対して垂直または略垂直に延びている。

【0013】

本願発明の第2の側面では、上述した第1の側面に記載したリードフレームを用いた半導体装置の製造方法であって、上記ダイパッド部に対して半導体チップを搭載する工程と、上記第1領域および上記第2領域のうち一方の領域を他方の領域の直上に位置させ、上記複数の第2リード部のうちの少なくとも一部の第2リード部を上記半導体チップの上面に設けられた電極に接続する工程と、を含むことを特徴とする、半導体装置の製造方法が提供される。

【0014】

好ましい実施の形態においては、上記複数の第2リード部は、上記電極の数よりも多く設けられているとともに、上記電極と接続されない不要な第2リード部を除去する工程をさらに含んでいる。

【0015】

また、本願発明の第3の側面においては、上述した本願発明の第2の側面に記載した製造方法により得られることを特徴とする、半導体装置が提供される。

【0016】

本願発明に係るリードフレームは、第1および第2領域のうち一方の領域が他方の領域に対して相対的に回動可能とされている。そして、第2領域は、一対のコモンバー部のそれぞれから他方のコモンバーに向けて延びる第2リード部を有している。このため、本願発明に係るリードフレームにおいては、ダイパッド上に半導体チップを搭載した後に、一方の領域を約180度回動させた場合には、半導体チップの電極に対応する第2リード部を当該電極を接触させることができる。そして、当該第2リード部と電極とを接続すれば、半導体チップからは、当該第2リード部のうち一部の第2リード部と他の一部の第2リード部とが互いに反対方向に延出することとなる。このように、本願発明では、第2リード部が互いに反対方向に延びる半導体装置が提供できる。これにより、本願発明では種々の端子構成の半導体装置が提供できるようになる。このため、端子構成に制約を受けて半導体装置の小型化が阻害されることもなく、当該半導体装置を実装すべき回路基板に設けるべき端子パッドの位置や配線の引回しパターンの制約が小さくなり、回路基板の小型化にも寄与できる。

【0017】

また、第2リード部を、当該半導体装置において使用される半導体チップの上面に設けられた電極の数よりも多く設けておき、当該電極に対応する第2リード部のみを選択的に半導体チップと接続し、不要な第2リード部を除去するようにすれば、一種類のリードフレームを用いて、様々な半導体チップを適用して半導体装置を製造できるようになる。

【0018】

本願発明のその他の特徴および利点は、添付図面を参照して以下に行う詳細な説明によって、より明らかとなる。

【0019】

【発明の実施の形態】

以下、本願発明の好ましい実施の形態を図面を参照して具体的に説明する。

【 0 0 2 0 】

図 1 は、本願発明に係る半導体装置 1 の一例を示す全体斜視図である。この半導体装置 1 は、ワイヤレス構造を有するとともに面実装型として構成されたものであり、たとえばトランジスタとしての機能を有している。半導体装置 1 は、半導体チップ 2 を搭載した第 1 リード端子 3 と、半導体チップ 2 の上面 2 0 に設けられた電極 2 0 a に接続された複数の第 2 リード端子 4 A, 4 B と、を備えているとともに、半導体チップ 2 およびその接続部分がエポキシ樹脂などにより形成された樹脂パッケージ 5 内に封止されている。

【 0 0 2 1 】

第 1 リード端子 3 は、ダイパッド部 3 0 と、一对の第 1 リード部 3 1 と、を有している。ダイパッド部 3 0 は、長矩形板状の形態を有しており、その長手方向に並んで 2 つの半導体チップ 2 がそれぞれ搭載されている。各第 1 リード部 3 1 は、ダイパッド部 3 0 における長手方向の両端部から幅方向に延出しており、樹脂パッケージ 5 内に封止された内部リード部 3 2 と、樹脂パッケージ 5 から延出する外部リード部 3 3 と、を有している。外部リード部 3 3 は、クランク状に屈曲されており、先端部 3 3 a が樹脂パッケージ 5 の底面と略面一とされた水平状とされている。

【 0 0 2 2 】

第 2 リード端子 4 A, 4 B は、それぞれが帯状の形態とされているとともに、一方の第 2 リード端子 4 A の一部分は、第 1 リード部 3 1 の一部分と樹脂パッケージ 5 における同じ側から延出しており、他方の第 2 リード端子 4 B の一部分は、第 1 リード部 3 1 の一部分と樹脂パッケージ 5 における反対側から延出している。各第 2 リード端子 4 A, 4 B は、樹脂パッケージ 5 内に封止された内部リード部 4 0 A, 4 0 B と、樹脂パッケージ 5 から延出する外部リード部 4 1 A, 4 1 B と、を有している。内部リード部 4 0 A, 4 0 B および外部リード部 4 1 A, 4 1 B のそれぞれは、クランク状に屈曲されており、内部リード部 4 0 A, 4 0 B の先端部 4 0 a, 4 0 b が半導体チップ 2 の上面 2 0 に設けられた電極 2 0 a に接続されているとともに、外部リード部 4 1 A, 4 1 B の先端部 4 1 a, 4 1 b が樹脂パッケージ 5 の底面と略面一とされた水平状とされている。

【 0 0 2 3 】

各半導体チップ2は、たとえば上面20に2個の電極20aが形成されており、下面の全体が電極（図示略）とされたベアチップである。

【 0 0 2 4 】

このような構成とされた半導体装置1は、図2に示したようなリードフレーム6を用いて製造される。このリードフレーム6は、互いに平行に延びる一対のサイドフレーム部60、61の間が複数のクロスフレーム部62、63により繋がれており、サイドフレーム部60、61および互いに隣合うクロスフレーム部62、63により囲まれる矩形領域64がサイドフレーム部60、61の長手方向に連続して複数設けられている。

【 0 0 2 5 】

各矩形領域64には、一方のサイドフレーム部60および一方のクロスフレーム部62のそれぞれに付属した第1領域65と、隣合うクロスフレーム部62、63のそれぞれ付属した第2領域66と、が形成されている。

【 0 0 2 6 】

第1領域65は、矩形板状とされたダイパッド部30'の両側縁部30a'、30b'のそれぞれから幅方向に延出して複数の第1リード部31a'、31a''、31b''が形成されている。一方の側縁部30a'から延出する第1リード部31a'、31a''は、一定間隔隔てて互いに平行に延びており、端部において一方のクロスフレーム部62と繋がれている。他方の側縁部30b'から延出する第1リード部31b''もまた一定間隔隔てて互いに平行に延びており、これらの第1リード部31b''は端部においてブリッジ部31c''を介して一体化されている。

【 0 0 2 7 】

第2領域66は、第1領域65に対してリードフレームの幅方向に並んで設けられている。この第2領域66は、一対の吊りリード部67を介してクロスフレーム部62、63に対して支持された長矩形状の基部68と、この基部68の長手方向の両端部のそれぞれから基部の幅方向に延出する一対のコモンバー部69a、69bと、を有している。各コモンバー部69a（69b）からは、他方の

コモンバー部 6 9 b (6 9 a) に向けて延びる複数の第 2 リード部 4 A' , 4 A" (4 B' , 4 B") が互いに横並びして設けられている。この第 2 領域は、各吊りリード部 6 7 が振じれることにより、図 2 に一点鎖線で示した回動軸 C を中心として回動可能とされている。

【 0 0 2 8 】

このような形態を有するリードフレーム 6 は、たとえば Ni 製の板材に打ち抜き加工を施すことにより、あるいは薬剤を用いたウエットエッチング処理を施すことにより形成される。

【 0 0 2 9 】

このリードフレーム 6 に対しては、図 3 に示したように各第 1 領域 6 5 のダイパッド部 3 0' に 2 つの半導体チップ 2 が搭載される。各半導体チップ 2 とダイパッド部 3 0' との間は、たとえば導体ペーストを用いて電氣的に導通するように接続される。

【 0 0 3 0 】

次いで、図 4 にクロスハッチングで示した不要部分 (第 1 リード部 3 1 a' , 3 1 b" 、ブリッジ部 3 1 c" 、第 2 リード部 4 A" , 4 B") を、たとえば金型を用いたプレスにより除去し、第 1 および第 2 領域 6 5 , 6 6 のそれぞれを図 5 に仮想線で示した形態とする。このとき、プレス用の金型により、各第 2 リード部 4 A' , 4 B' における中央よりも先端側の領域 (後において内部リード 4 0 A , 4 0 B となるべき領域) がクランク状とされる。これにより、第 2 領域 6 6 を回動させて第 1 領域 6 5 の直上に位置させた場合には、コモンバー部 6 9 a , 6 9 b および第 2 リード部 4 A' , 4 B' の基端側が第 1 リード部 3 1 a' と略面一となるとともに、第 2 リード部 4 A' , 4 B' が半導体チップ 2 の電極 2 0 a と接触する (図 6 参照) 。

【 0 0 3 1 】

続いて、図 5 に示したように第 2 領域 6 6 を回動軸 C を中心として第 1 領域 6 5 の直上まで回動させるとともに、第 2 リード部 4 A' , 4 B' の先端部 4 0 a' , 4 0 b' を各半導体チップ 2 の上面 2 0 に形成された電極 2 0 a と接続する。このとき、半導体チップ 2 からは、一部の第 2 リード部 4 A' と他の一部の第

2 リード部 4 B' とが互いに反対方向に延出することとなる。このような第 2 リード部 4 A' , 4 B' の接続は、たとえばダイパッド部 3 0' に対する半導体チップ 2 の接続と同様に導体ペーストを用いて行ってもよいし、また第 2 リード部 4 A' , 4 B' の先端部 4 0 a' , 4 0 b' に予めクリームハンダを塗布しておき、あるいは各電極 2 0 a の表面にハンダメッキを施しておき、ハンダを再溶融・固化させることにより行ってもよい。

【 0 0 3 2 】

次いで、図 5 においてダイパッド部 3 0' を囲むようにして仮想線で示した矩形領域 P に樹脂パッケージ 5 を形成する。この樹脂パッケージ 5 は、図 6 に示したように上下の金型 7 A , 7 B によって形成されるキャビティ空間 7 0 内に、半導体チップ 2 およびこれと第 1 および第 2 リード部 4 A' , 4 B' との接続部分を含めた樹脂パッケージ 5 を形成すべき領域を収容した状態とする。次いで、キャビティ空間 7 0 内に、たとえばエポキシ樹脂を注入してこれを硬化させた後に金型 7 A , 7 B を外し、リードカットおよびリードフォーミング工程などを経て、図 1 に示したような個別の半導体装置 1 が得られる。

【 0 0 3 3 】

このように、本実施形態のリードフレーム 6 を用いれば、樹脂パッケージ 5 から互いに反対方向に延出する第 2 リード端子 4 A , 4 B を有する半導体装置 1 が提供できる。この種の半導体装置 1 は、従来のリードフレームでは製造できないものであった。そして、半導体チップ 2 の電極配置などを適宜選択するとともに除去すべき第 1 リード部 3 1 a" , 3 1 b" および第 2 リード部 4 A" , 4 B" を適宜選択することにより、従来では製造困難であった形態の半導体装置 1 を含め、一種類のリードフレーム 6 から、種々の端子構成の半導体装置を幅広く提供できるようになる。このため、端子構成に制約を受けて半導体装置 1 の小型化が阻害されることはなく、また当該半導体装置 1 を実装すべき回路基板に設けるべき端子パッドの位置や配線の引回しパターンの制約も小さくなり、回路基板の小型化にも寄与できる。

【 0 0 3 4 】

ところで、図 1 に示した半導体装置 1 は、図 2 に示した構成を有するリードフ

レーム 6 ばかりでなく、たとえば図 7 に示した構成を有するのリードフレーム 7 によっても製造することができる。この図に示したリードフレーム 7 は、サイドフレーム部 7 0 およびクロスフレーム部 7 2 に付属した第 1 領域 7 5 と、吊りリード 7 7 を介してクロスフレーム部 7 2 に付属し、かつ第 1 領域 7 5 を覆う位置まで回動可能とされた第 2 領域 7 6 と、を有する点において先に説明したリードフレーム 6 と共通する。その一方、第 1 領域 7 5 の第 1 リード部 4 A' , 4 A" , 4 B' , 4 B" および第 2 領域 7 6 の第 2 リード部 3 1 a' , 3 1 a" , 3 1 b" のそれぞれが、リードフレーム 7 の幅方向（クロスフレーム部 7 2 の延びる方向）に延びている点において異なっている。

【 0 0 3 5 】

より具体的には、第 1 領域 7 5 は、矩形板状とされたダイパッド部 3 0' の両側縁部 3 0 a' 3 0 b' のそれぞれから幅方向の延出して複数の第 1 リード部 3 1 a' , 3 1 a" , 3 1 b' , 3 1 b" が形成されている。一方の側縁部 3 0 a' から延出する第 1 リード部 3 1 a' , 3 1 a" は、一定間隔隔てて互いに平行に延びており、端部において一方のサイドフレーム部 7 0 と繋がられている。他方の側縁部 3 0 b' から延出する第 1 リード部 3 1 b" もまた一定間隔隔てて互いに平行に延びており、これらの第 1 リード部 3 1 b" は端部においてブリッジ部 3 1 c" を介して一体化されている。この第 2 領域 7 5 は、ダイパッド部 3 0' からリードフレーム 7 の長手方向に延びる吊りリード部 7 3 を介してクロスフレーム部 7 2 に支持されている。

【 0 0 3 6 】

一方、第 2 領域 7 6 は、第 1 領域 7 5 に対してリードフレーム 7 の幅方向に並んで設けられている。この第 2 領域 7 6 は、一対のサイドメンバ部 7 9 a , 7 9 b と、これらの間を繋ぐ一対のクロスメンバ部 7 9 c , 7 9 d によって囲まれる矩形領域 7 9 内において、各サイドメンバ部 7 9 a , 7 9 b から第 2 リード部 4 A' , 4 A" , 4 B' , 4 B" が他方のサイドメンバ部 7 9 b , 7 9 a に向けて延びている。一方のサイドメンバ部 7 9 a はまた、クロスフレーム部 7 2 に対して一対の吊りリード部 7 7 を介して支持されており、これらの吊りリード部 7 7 が振じれることにより回動軸 C を中心として第 2 領域 7 6 が回動可能とされている。

【 0 0 3 7 】

このような形態を有するリードフレーム 7 においても、ダイパッド部 3 0' への半導体チップ 2 の搭載、図にクロスハッチングを施した不要部分（第 1 リード部 3 1 a'', 3 1 b'', 第 2 リード部 4 A'', 4 B'' およびブリッジ部 3 1 c''）の除去、第 2 領域 7 6 の回動、半導体チップ 2 の電極と第 1 および第 2 リード部 3 1 a', 4 A', 4 B' の接続、樹脂パッケージング工程などを経て図 1 に示した個別の半導体装置 1 が得られる。

【 0 0 3 8 】

各実施形態では第 2 領域 6 6, 7 6 が回動するように構成されていたが、第 1 領域 6 5, 7 5 を回動するようにサイドフレーム 6, 7 を構成してもよい。この場合、第 2 領域のクロスフレーム部がコモンバー部を兼ねていてもよい。

【 0 0 3 9 】

また、リードフレームの第 1 および第 2 リード部の配置、個数、大きさなどは設計事項であり、採用する半導体チップの種類や大きさ、あるいは電極の個数や配置などに応じて、適宜設計変更可能である。

【図面の簡単な説明】

【図 1】

本願発明に係る半導体装置の一例を示す全体斜視図である。

【図 2】

本願発明に係るリードフレームの一例を示す要部平面図である。

【図 3】

本願発明に係る半導体装置の製造方法を説明するための要部平面図である。

【図 4】

本願発明に係る半導体装置の製造方法を説明するための要部平面図である。

【図 5】

本願発明に係る半導体装置の製造方法を説明するための要部平面図である。

【図 6】

本願発明に係る半導体装置の製造方法を説明するための断面図である。

【図 7】

本願発明に係るリードフレームの他の例を示す要部平面図である。

【図 8】

従来の半導体装置の一例を示す全体斜視図である。

【図 9】

従来の半導体装置の他の例を示す全体斜視図である。

【図 1 0】

従来のリードフレームの一例を示す要部平面図である。

【図 1 1】

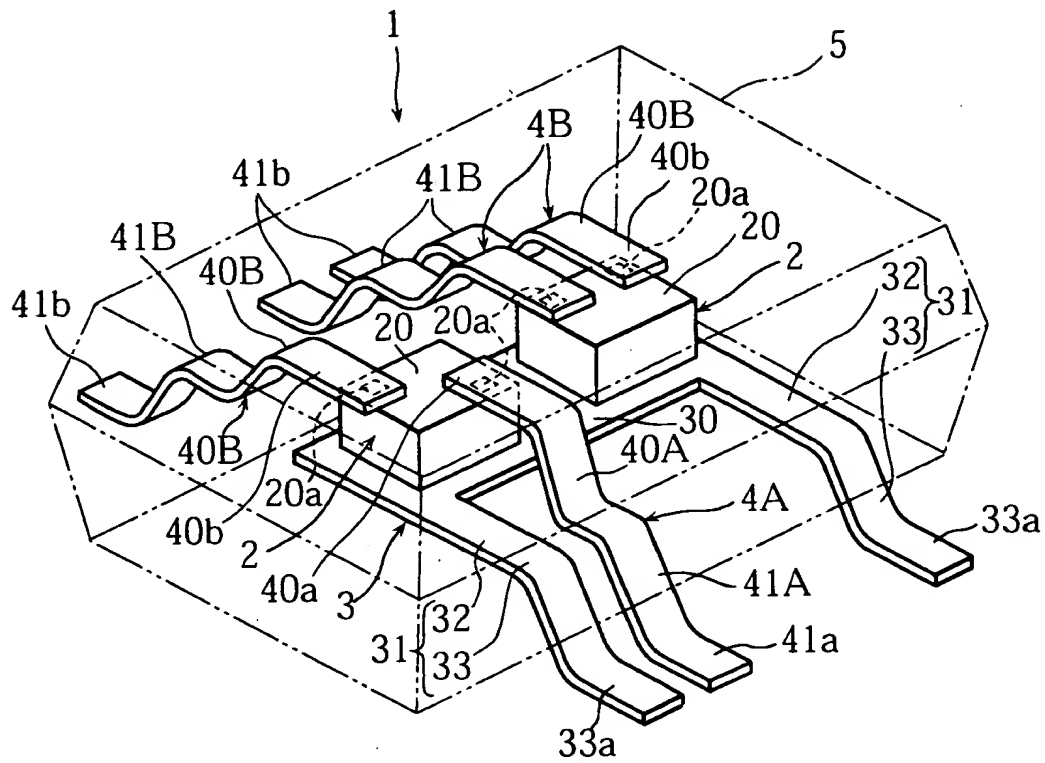
図 9 に示した半導体装置の製造方法を説明するための要部平面図である。

【符号の説明】

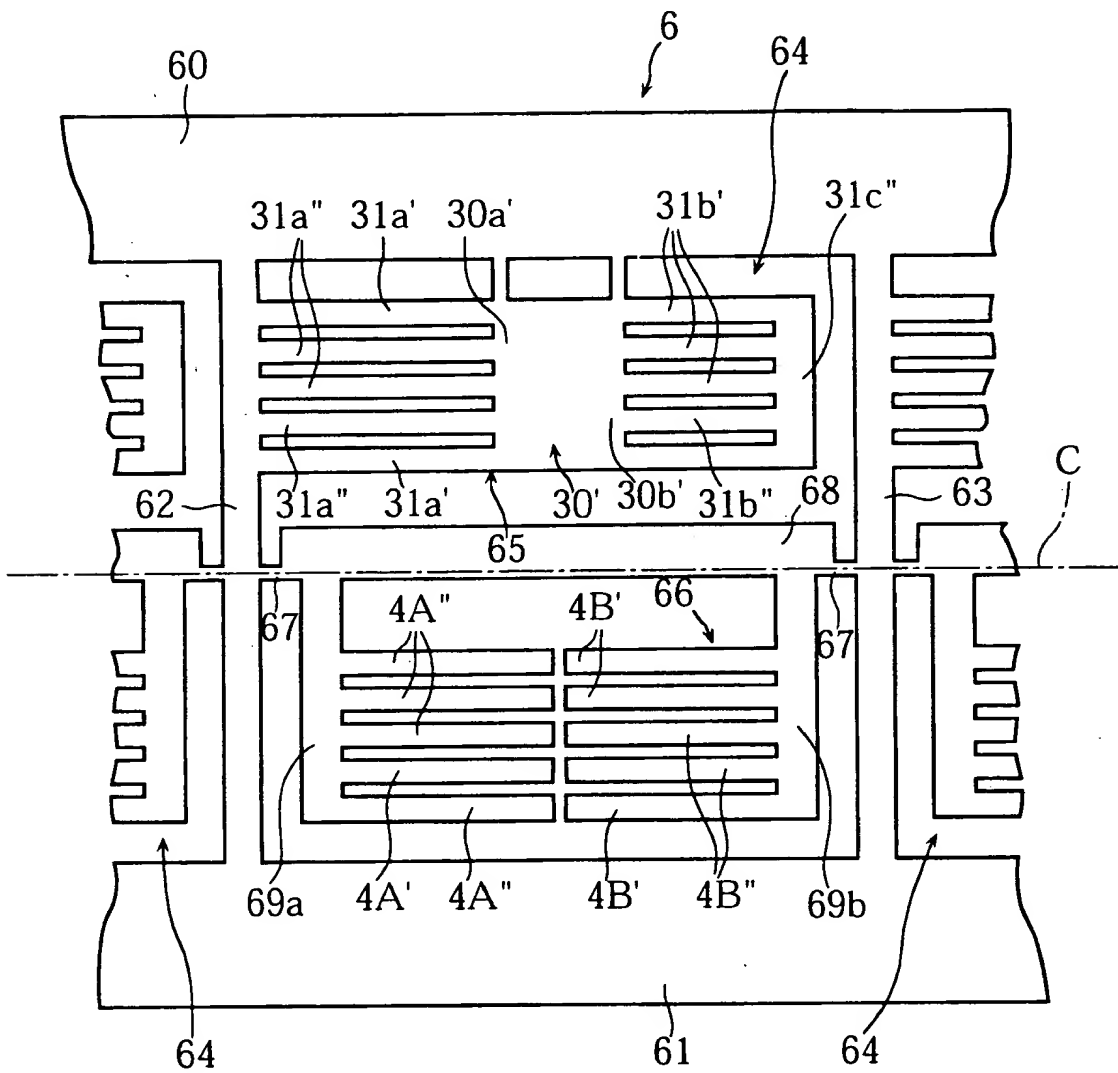
- 1 半導体装置
- 2 半導体チップ
- 2 0 上面（半導体チップの）
- 2 0 a 電極（半導体チップの）
- 6, 7 リードフレーム
- 6 5, 7 5 第 1 領域（リードフレームの）
- 6 6, 7 6 第 2 領域（リードフレームの）
- 6 9 a, 6 9 b コモンバー部（リードフレームの）
- 3 1 a', 3 1 a'', 3 1 b'' 第 1 リード部（リードフレームの）
- 4 A', 4 A'', 4 B', 4 B'' 第 2 リード部（リードフレームの）
- C 回動軸

【書類名】 図面

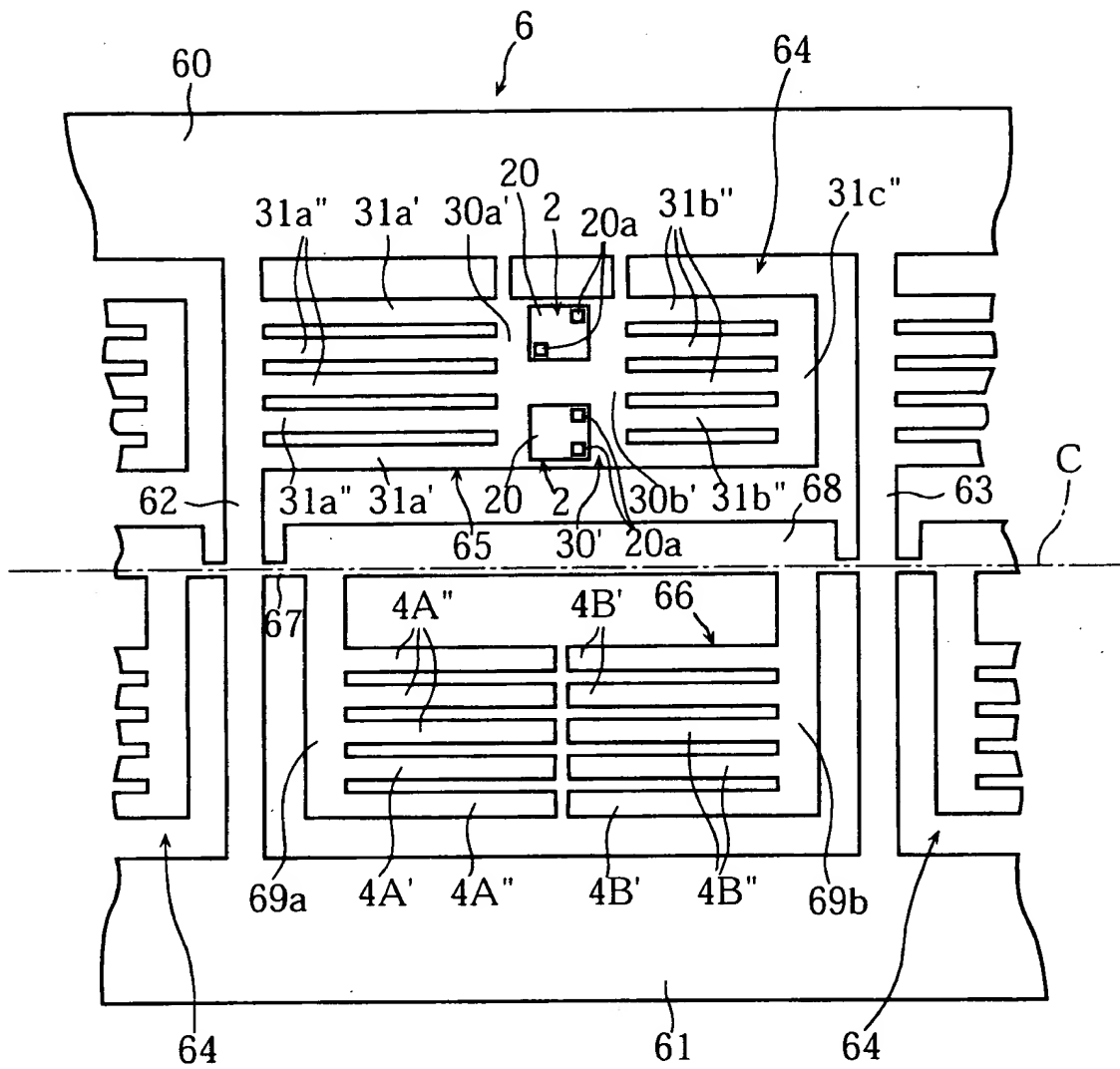
【図 1】



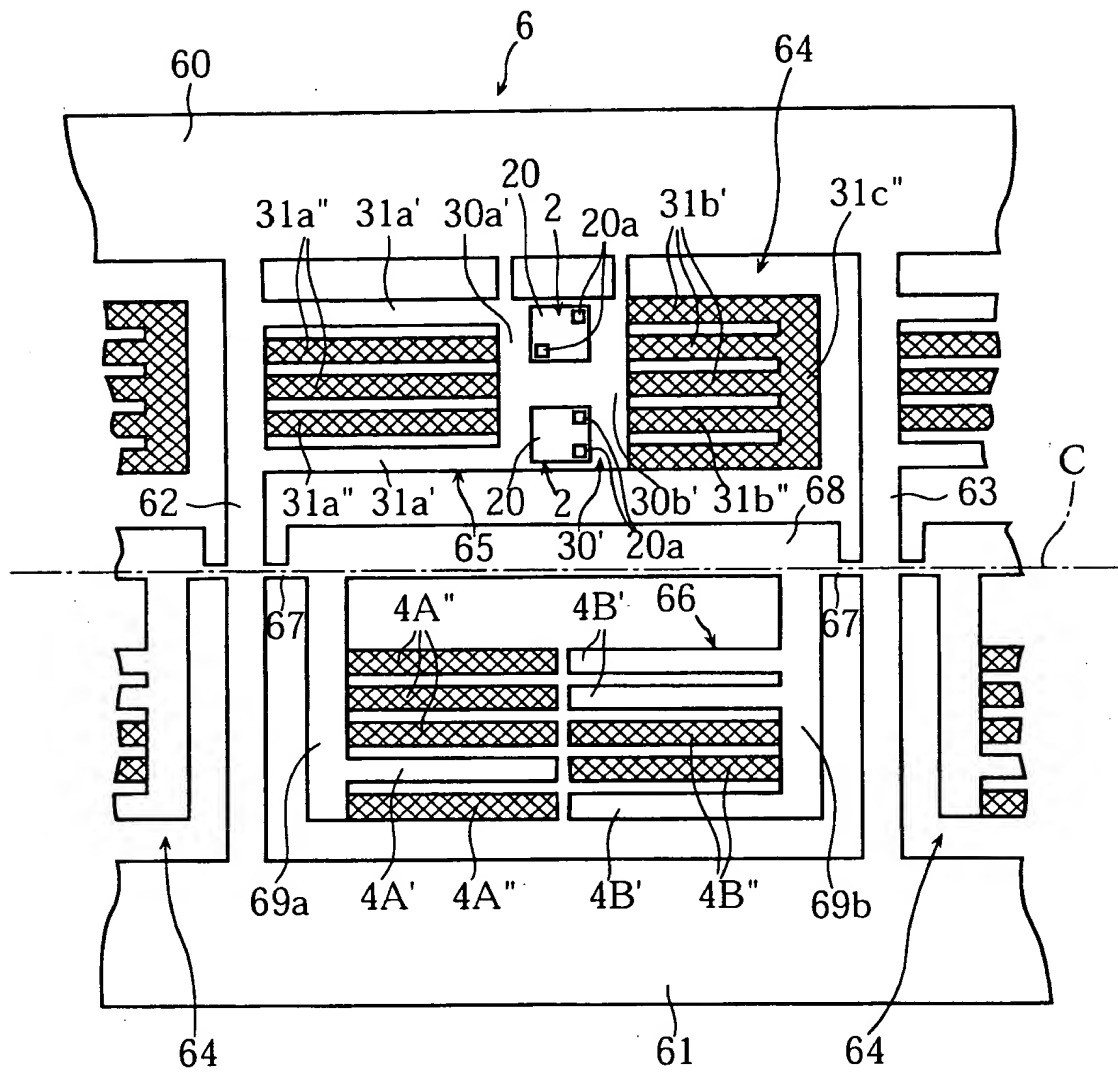
【図 2】



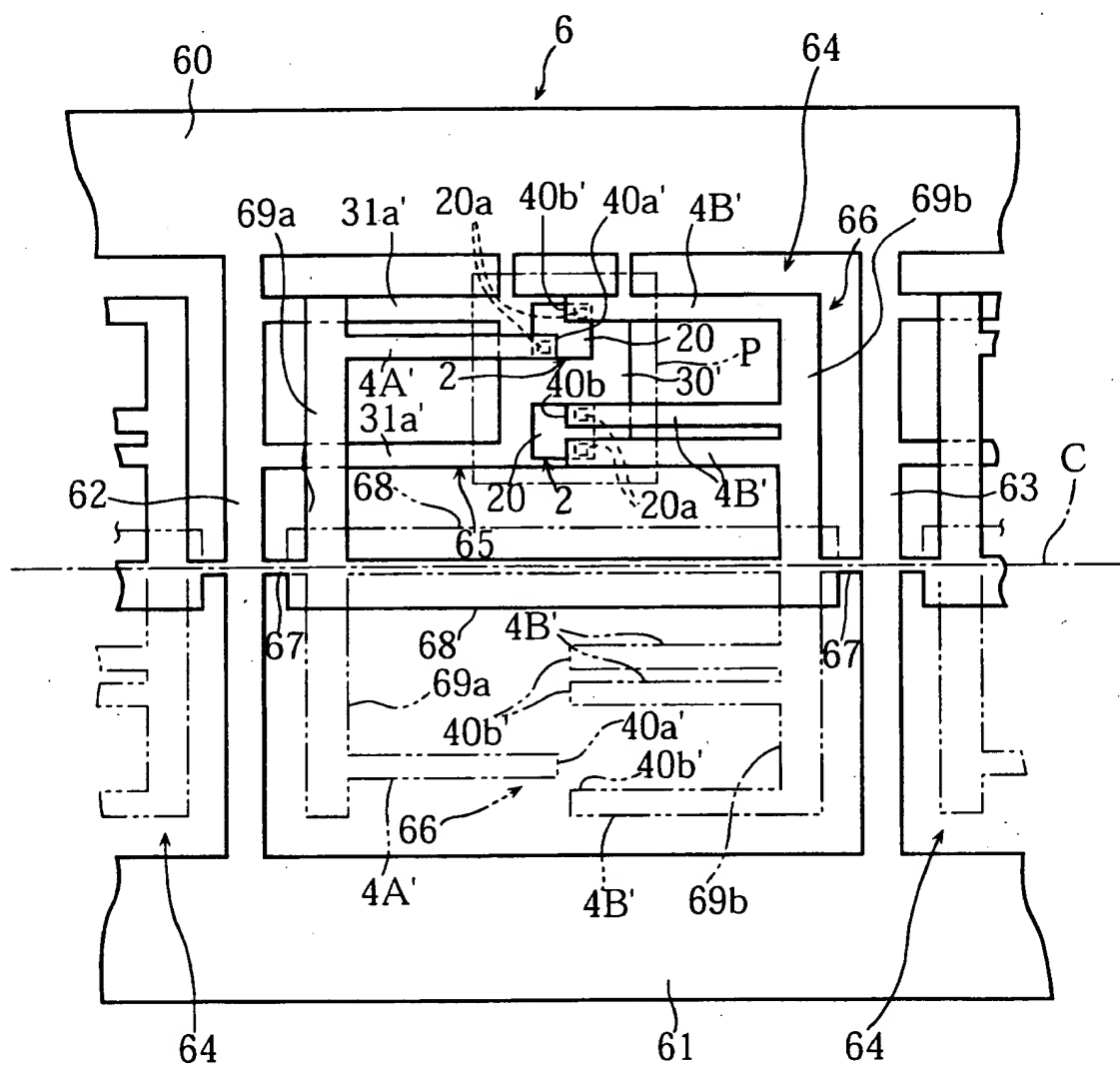
【図 3】



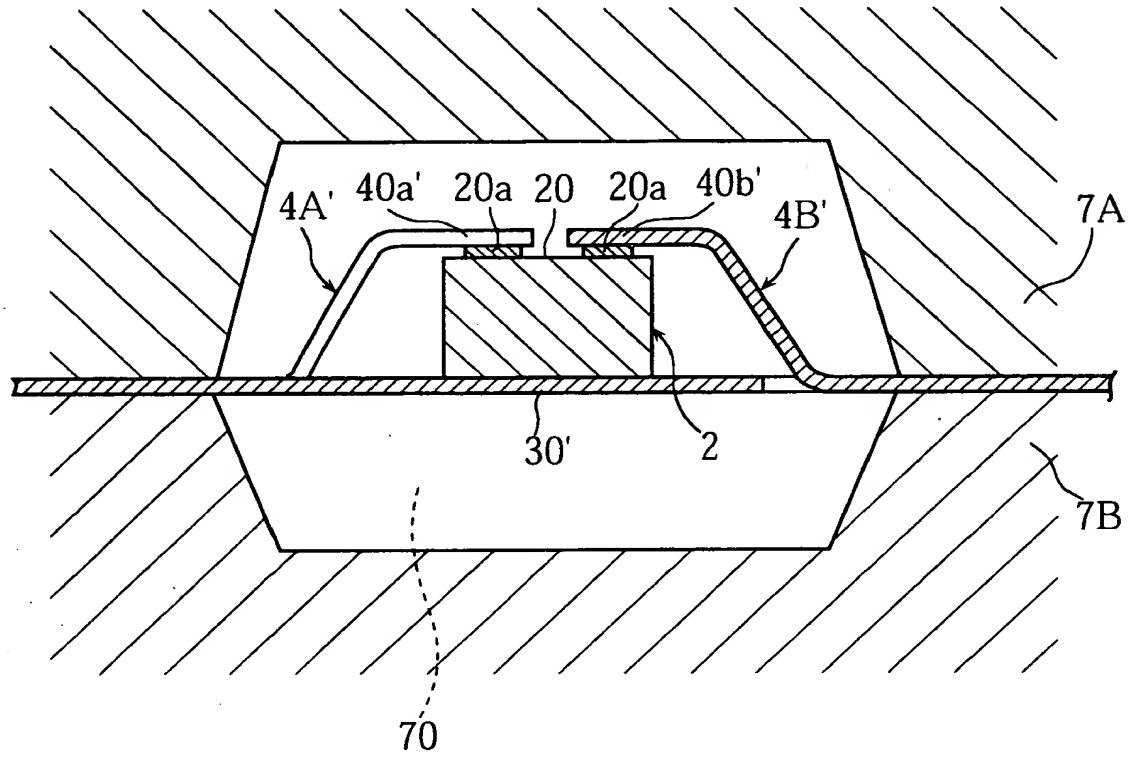
【図 4】



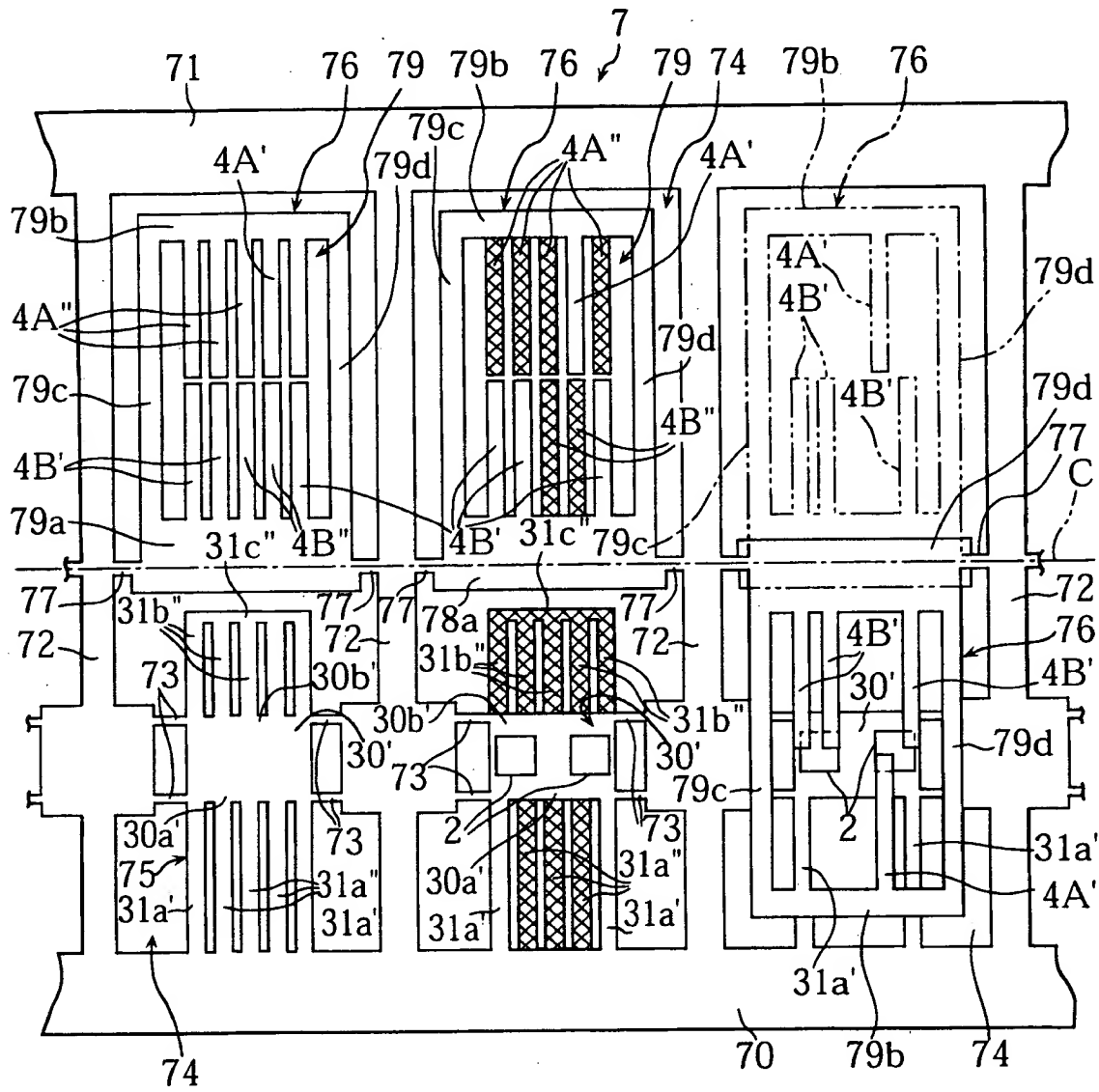
【図 5】



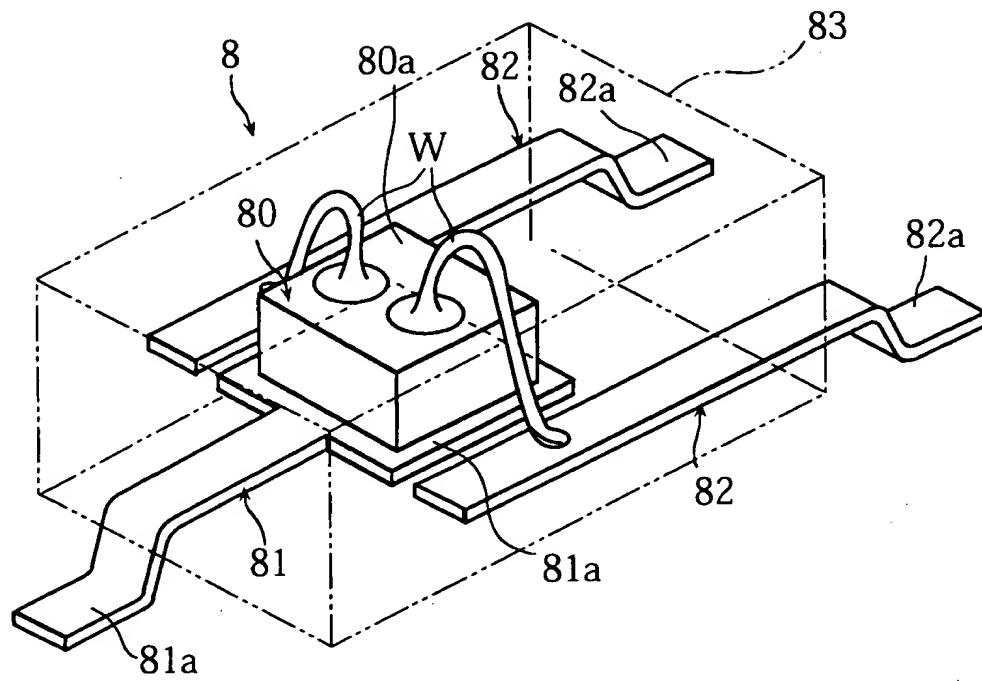
【図6】



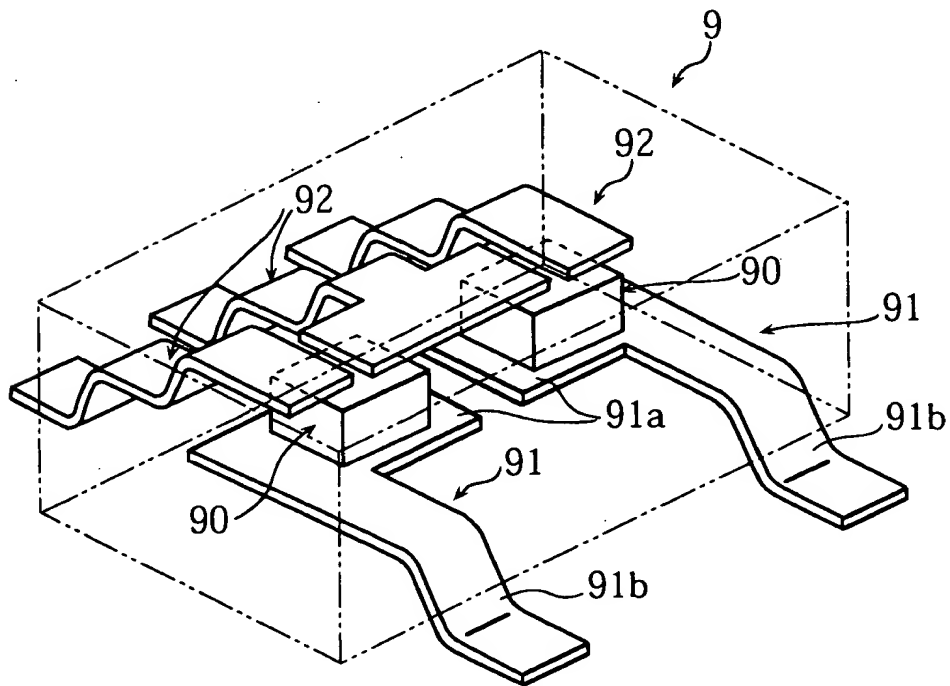
【図 7】



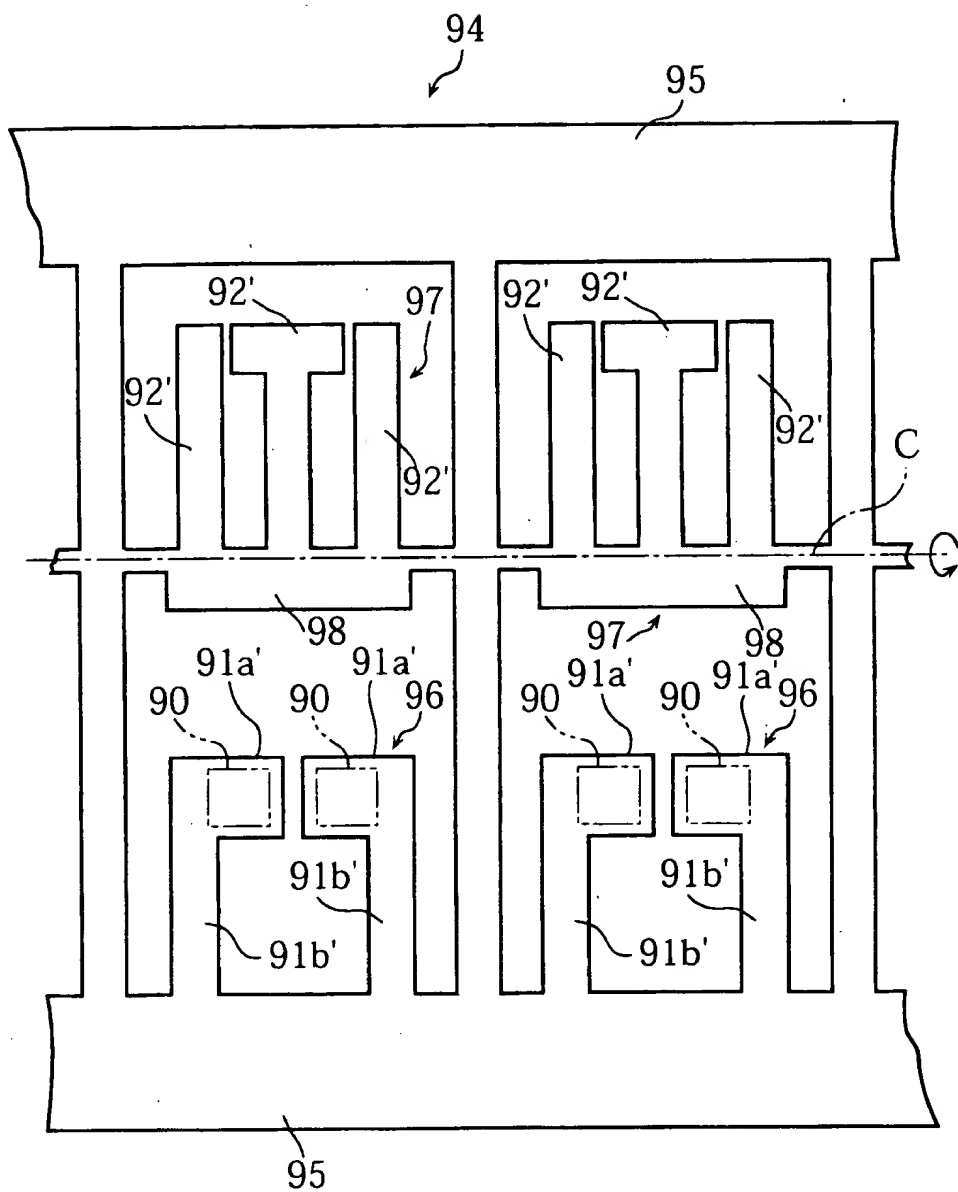
【図 8】



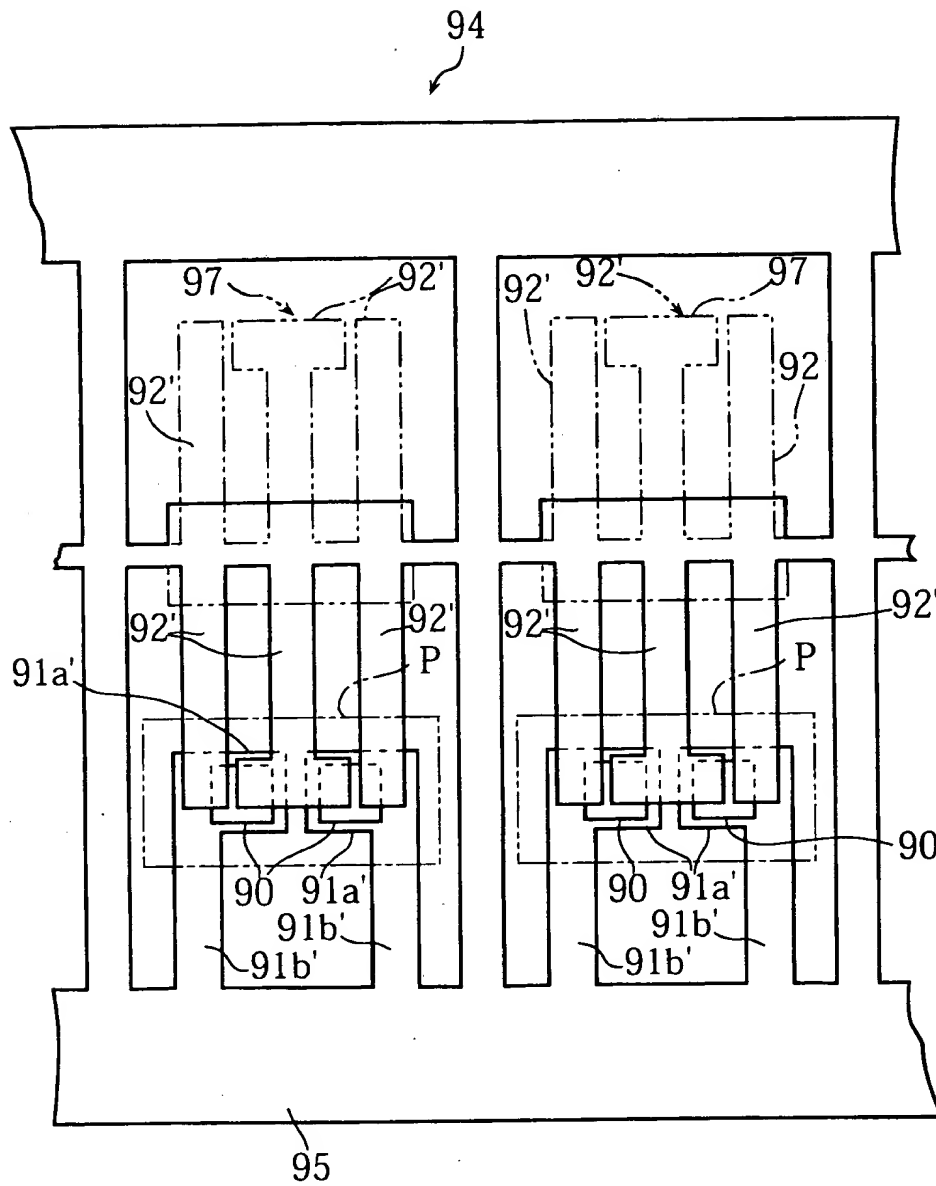
【図 9】



【図10】



【図 11】



【書類名】 要約書

【要約】

【課題】 電極配置の異なる種々の半導体チップを同一のリードフレームにそれぞれ適用して半導体装置を製造でき、しかも半導体装置およびこれが実装される回路基板の小型化を達成できるようにする。

【解決手段】 半導体装置製造用のリードフレームにおいて、ダイパッド部30'および第1リード部31a'を有する第1領域66と、この第1領域66に並設され、互いに平行に延びる一対のコモンバー部69a, 69bのそれぞれから、他方のコモンバー部69a (69b) に向けて延びる第2リード部4A', 4B'を有する第2領域67と、を備え、第1および第2領域66, 67のうちの一方の領域67 (66) が他方の領域66 (67) を覆う位置にまで回動可能とした。

【選択図】 図5

出 願 人 履 歴 情 報

識別番号 [000116024]

1. 変更年月日 1990年 8月22日

[変更理由] 新規登録

住 所 京都府京都市右京区西院溝崎町21番地

氏 名 ローム株式会社